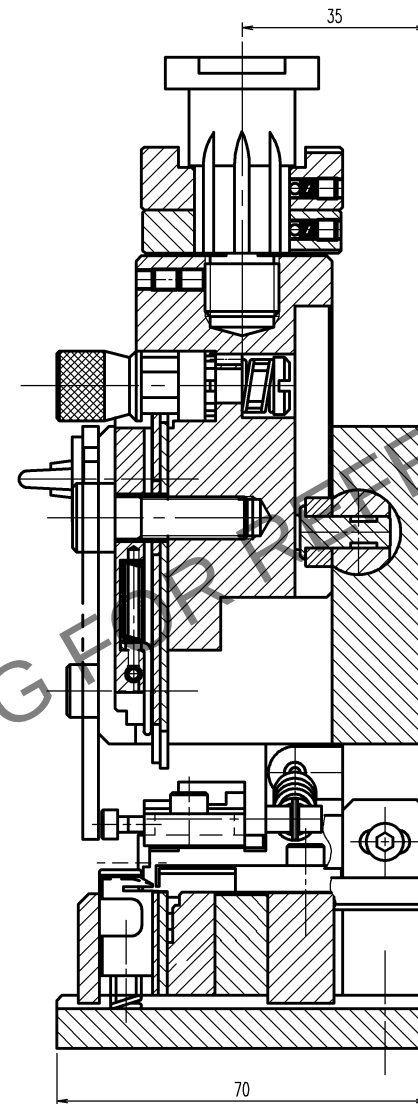
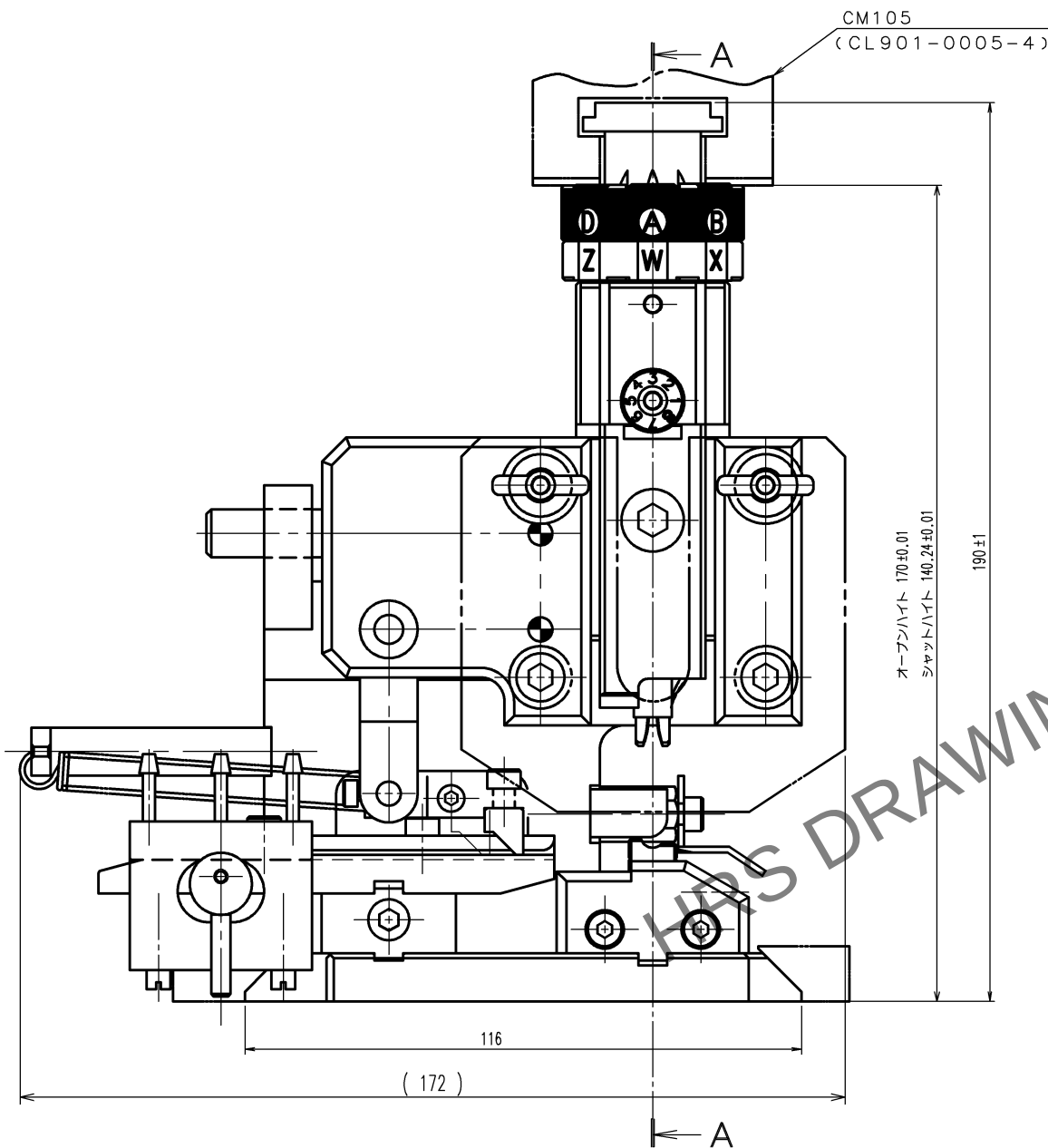
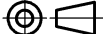
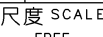


△の数		訂 正 記 事	設計	検図	年月日	△の数		訂 正 記 事	設計	検図	年月日
COUNT		DESCRIPTION OF REVISIONS	B Y	CHKD	DATE	COUNT		DESCRIPTION OF REVISIONS	B Y	CHKD	DATE
△					. .	△					. .
△					. .	△					. .
△					. .	△					. .

A - A

注 1. 本図は適合端子DF62-EP22PCFA (CL544-0507-8) 及び
DF62-22SCFA (CL544-0506-5) 用アプリケーションの組立を示す。

2			4		
1			3		
部番	材 質	処 理 , 備 考	部番	材 質	処 理 , 備 考
備考 REMARKS			製 図 DRAWN	設 計 DESIGNED	検 図 CHECKED
			承認 APPROVED	出 図 RELEASED	
旧製品コード CODE NO. (OLD) CL			 図番 DRAWING NO. ADC3-276252		
			製品名 PART NO. AP105-DF62-22		
 尺度 SCALE FREE			 ヒロセ電機株式会社 HIROSE ELECTRIC CO., LTD.		
単位 UNITS mm			製品コード CODE NO. CL901-4626-3		
			1/1		