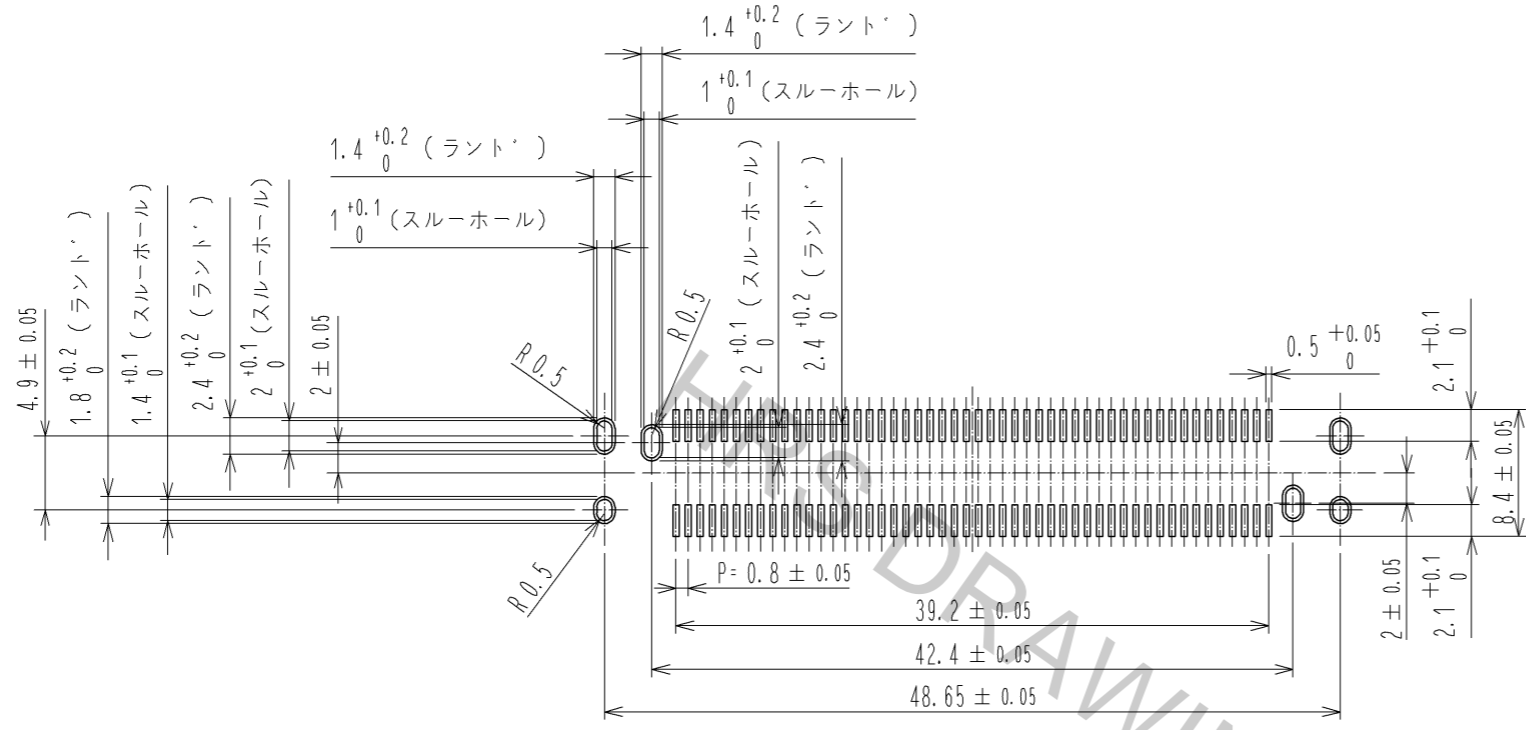


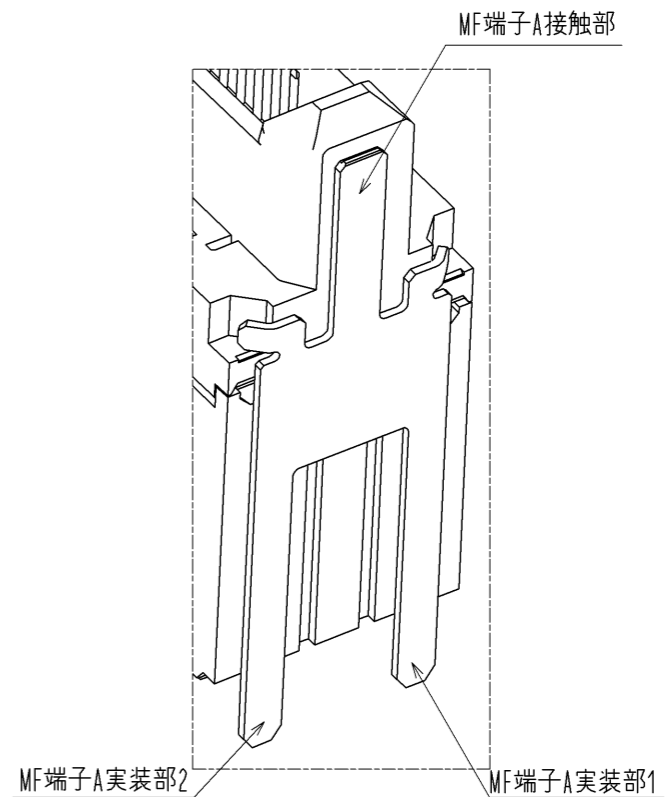
- 注 1 本製品のSMTリード部の平坦度は0.1以下となります。
- 2 本製品はMF端子A⇒信号端子⇒MF端子Bの順に接触するシーケンス構造となっています。シーケンス機能を利用する場合はその機能を損なわない為斜めカン合は避けて下さい。
- 3 MF端子A及びMF端子Bを電源用として使用することも可能です。この場合は3A/ピン以下でご使用下さい。
- 4 本製品の吸着スペース(吸着テープ位置)を示します。(2ページ目参照) 吸着テープはコネクタをカン合する前に必ず取り外して下さい。
- 5 本製品の納入形態はトレイ梱包(1トレイ=40個)となります。
- 6 製品には性能に影響のない範囲で製造工程における傷や打痕が付くことがあります。
- 7 ()内は参考寸法を示します。

3	りん青銅	接触部: 金めっき0.1μm 実装部: 金めっき0.03μm 下地: ニッケルめっき1.3μm	7	ホリイミット	
2	ホリアミット樹脂	クロ UL94V-0	6	ホリスチレン樹脂	
1	ホリアミット樹脂	クロ UL94V-0	5	銅合金	接触部: 金めっき0.1μm 実装部: すずめっき1μm 下地: ニッケルめっき1.3μm
部番	材質	処理, 備考	部番	材質	処理, 備考
UNITS mm		SCALE 2:1	△の数	訂正記事	設計
HRS HIROSE ELECTRIC CO., LTD.		承認: HS.OKAWA 12.06.12 検査: KI.HIROKAWA 12.06.12 設計: AH.EDASHIGE 12.06.12 製図: AH.EDASHIGE 12.06.12	図番: ADC3-343463-00 製品名: FX18-100P-0.8SV10 製品コード: CL579-0034-1-00	年月日	検図

推奨ランド・ハターン寸法図(2:1)
 (基板厚: $t=1.6\text{mm}$ 、メタルマスク厚: $t=0.12\text{mm}$)

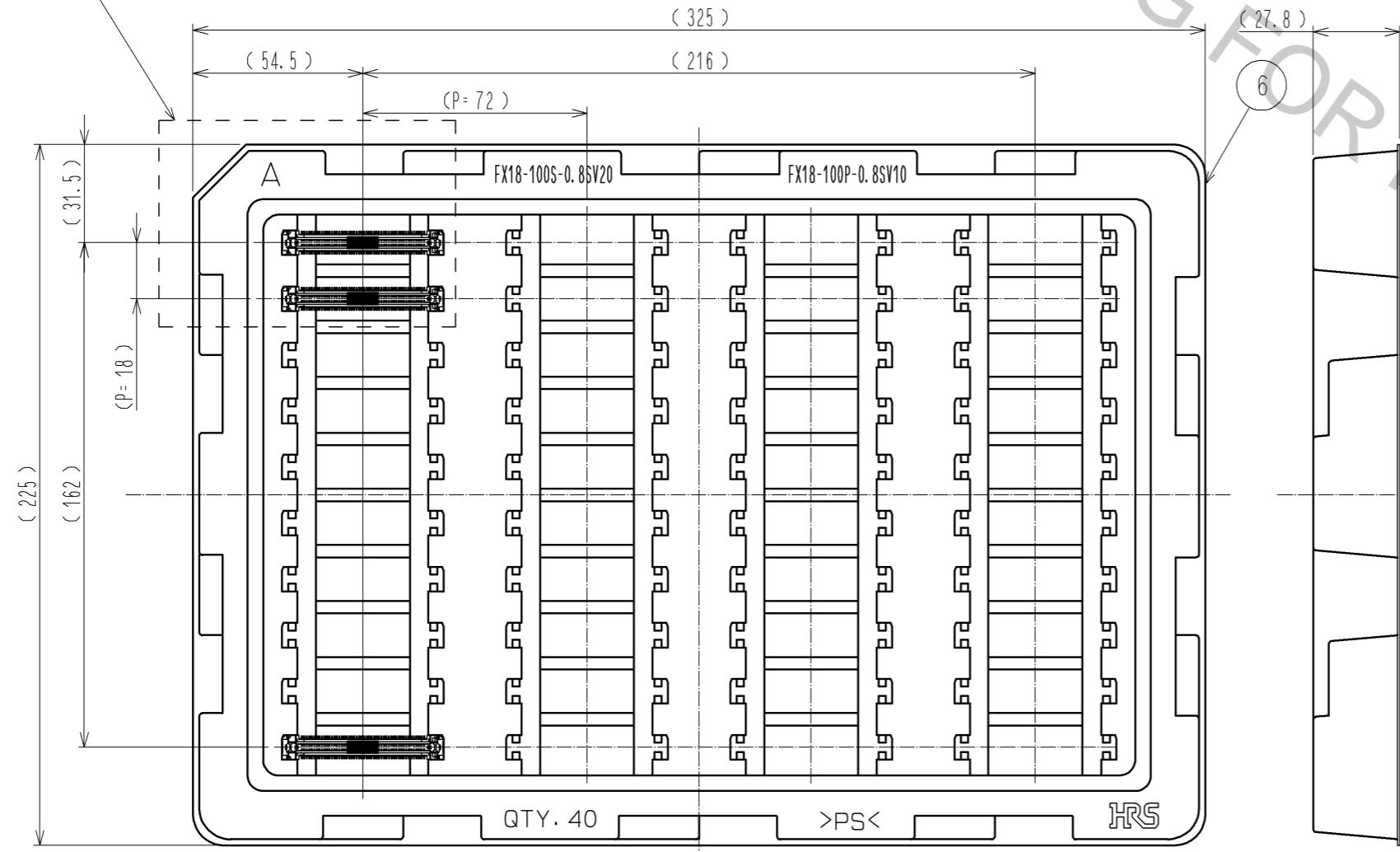


8 MF端子A構造

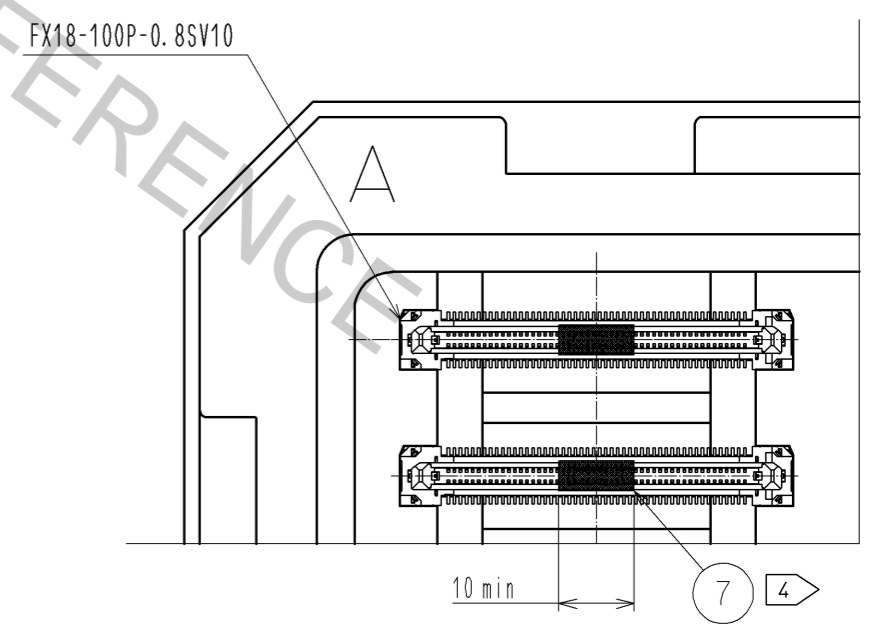


注 8 MF端子Aの実装部は2箇所に分かれておりますので異なる回路ハターンを接続しない様ご注意ください。

5 梱包状態図(1:2)



C (1:1)



図番:	ADC3-343463-00
製品名:	FX18-100P-0.8SV10
製品コード:	CL579-0034-1-00

2/2