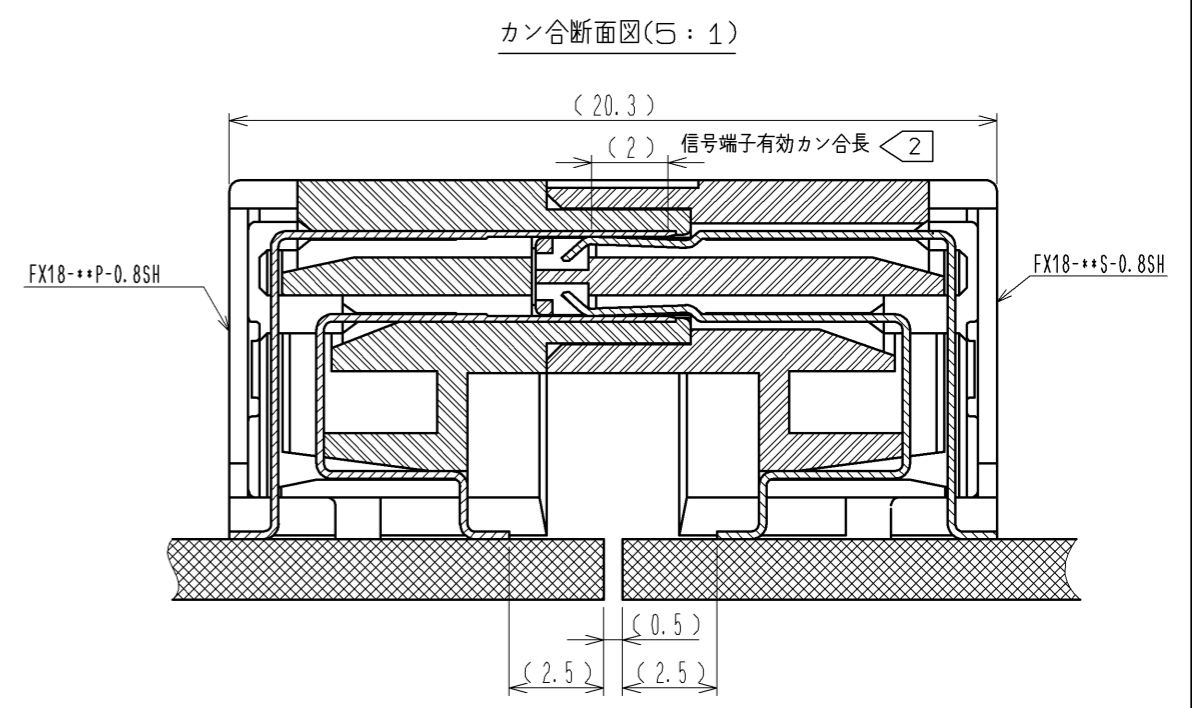
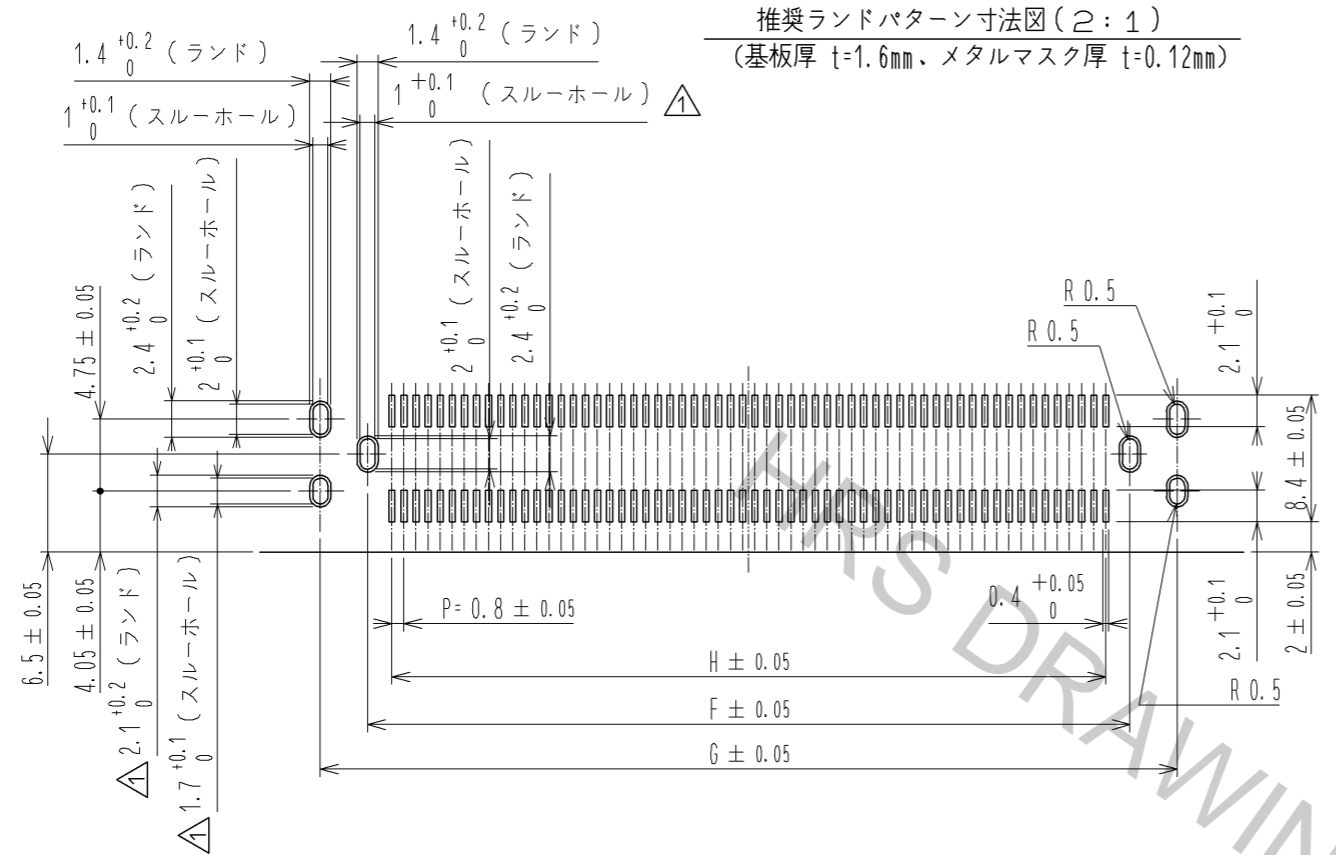


- 注 1 本製品のSMTリード部の平坦度は0.1以下となります。  
 2 本製品はMF端子A⇒信号端子⇒MF端子Bの順に接触するシーケンス構造となっております。シーケンス機能を利用する場合はその機能を損なわない為に斜めカン合は避けて下さい。  
 3 MF端子A及びMF端子Bを電源用として使用することも可能です。この場合は3A/ピン以下でご使用下さい。  
 4 本製品のコネクタ重心位置及び吸着スペースを示します。  
 5 nは極数を示します。  
 6 本製品の納入形態はトレイ梱包となります。  
 7 製品には性能に影響のない範囲で製造工程における傷や打痕がつくことがあります。  
 8 ( )内寸法は参考値を示します。  
 9 MF端子Aの実装部は2箇所に分かれておりますので異なる回路パターンを接続しない様ご注意ください。  
 10 芯数ごとに肉抜き形状が一部異なる場合があります。

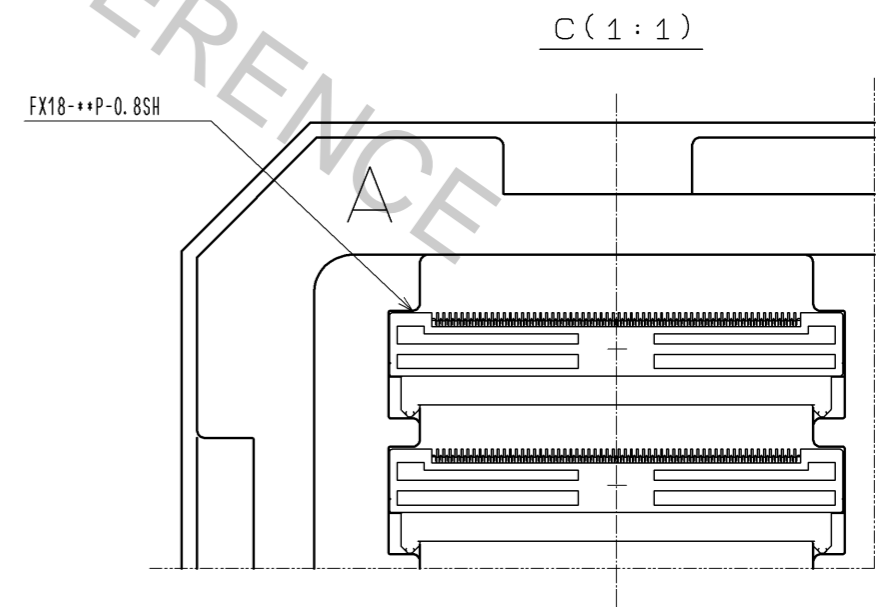
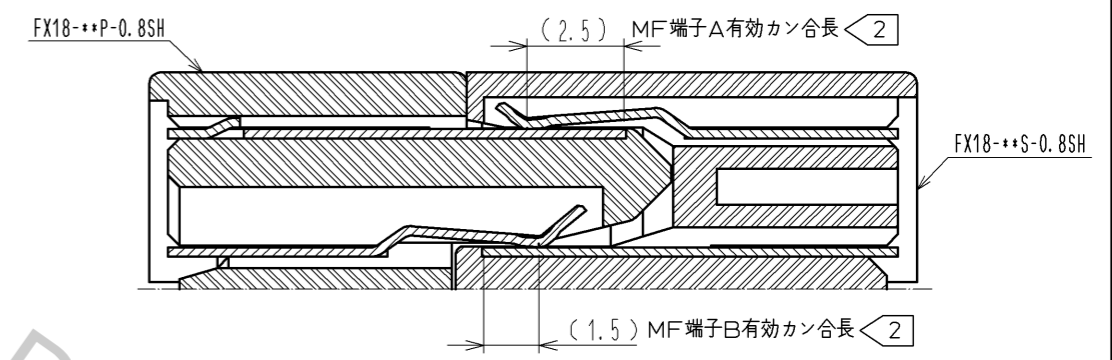
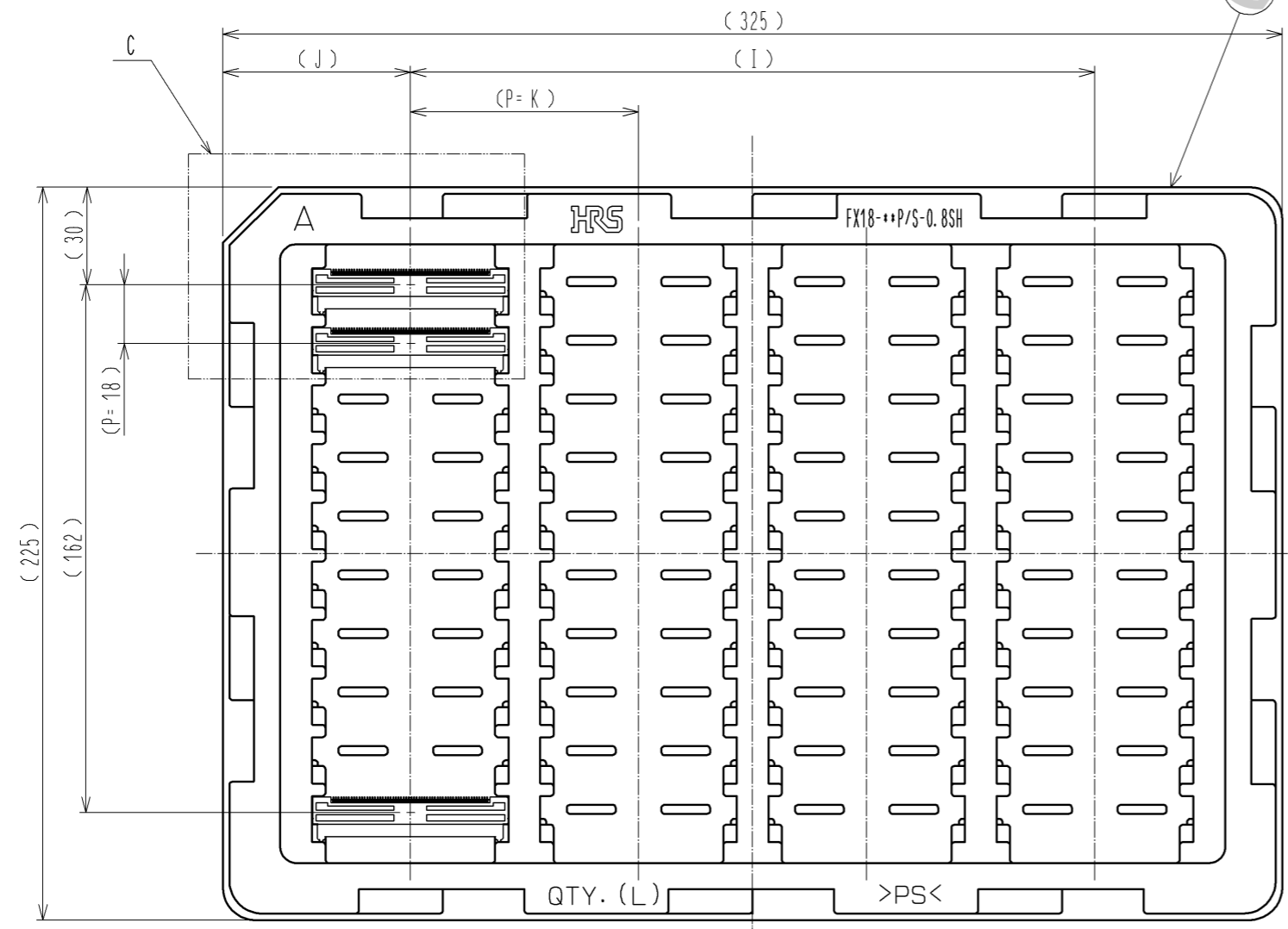
部番	材質	処理	備考	部番	材質	処理	備考
3	りん青銅	接触部: 金めっき 0.1μm 実装部: 金めっき 0.03μm 下地: ニッケルめっき 1.3μm	6	ポリスチレン樹脂			
2	りん青銅	接触部: 金めっき 0.1μm 実装部: 金めっき 0.03μm 下地: ニッケルめっき 1.3μm	5	りん青銅	接触部: 金めっき 0.1μm 実装部: すずめっき 1μm 下地: ニッケルめっき 1.3μm		
1	ポリアミド樹脂	クロ UL94V-0	4	りん青銅	接触部: 金めっき 0.1μm 実装部: すずめっき 1μm 下地: ニッケルめっき 1.3μm		

UNITS mm		SCALE 2:1	△の数 1	訂正記事 DIS-F-006194	設計 AH. EDASHIGE	検図 KI. HIROKAWA	年月日 12.05.12
<b>HRS</b> HIROSE ELECTRIC CO., LTD.		承認: HS. OKAWA 10.06.03	検図: KI. HIROKAWA 10.06.03	設計: KT. DOI 10.06.02	製図: KT. DOI 10.06.02	図番: ADC3-332232-00	製品名: FX18-**P-0.8SH
						製品コード: CL579	

Mar.1.2018 Copyright 2018 HIROSE ELECTRIC CO., LTD. All Rights Reserved.



梱包状態図(1:2)



<b>HRS</b>	図番:	ADC3-332232-00	3/2
	製品名:	FX18-**P-0.8SH	
	製品コード:	CL579	