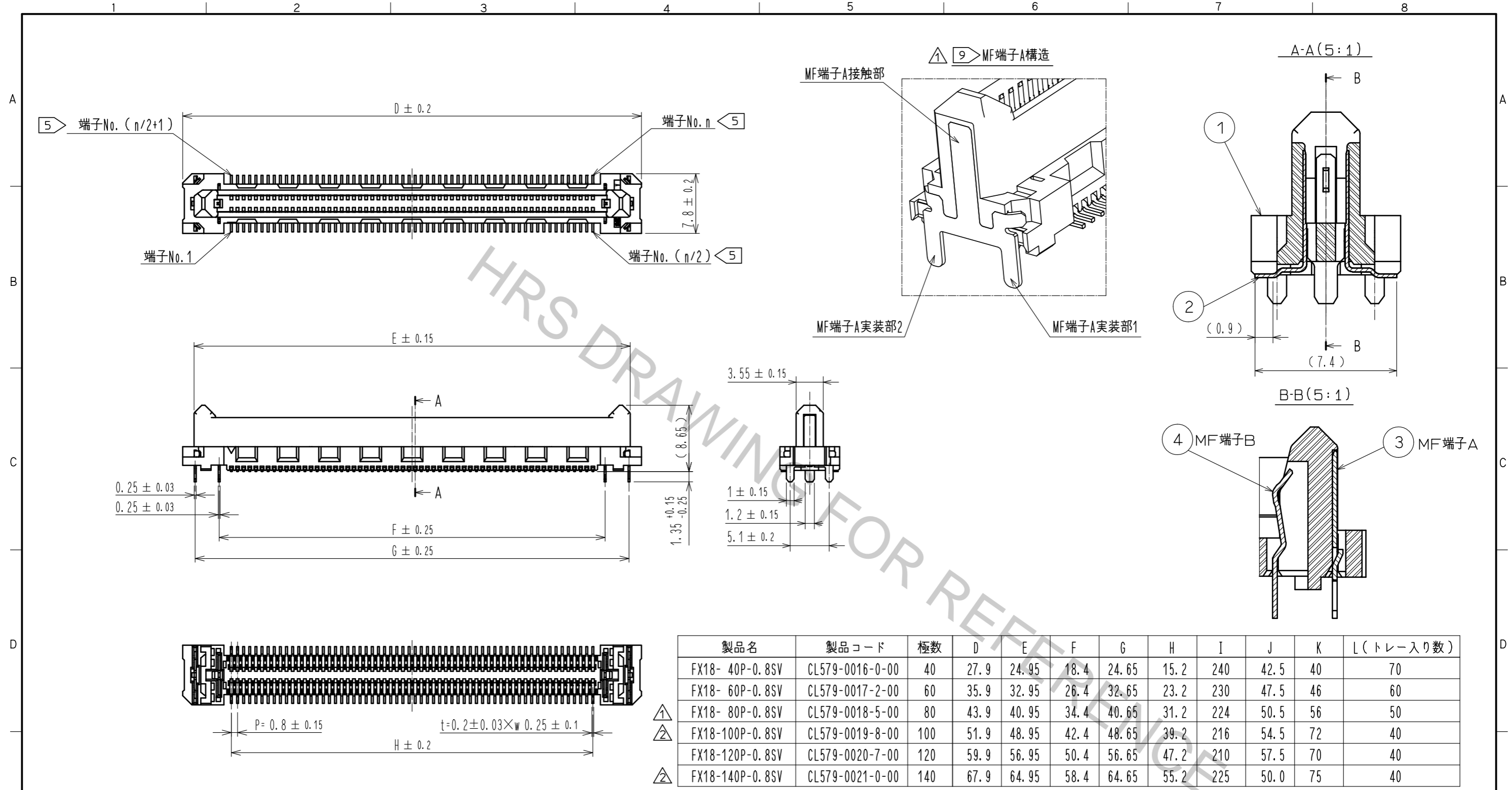


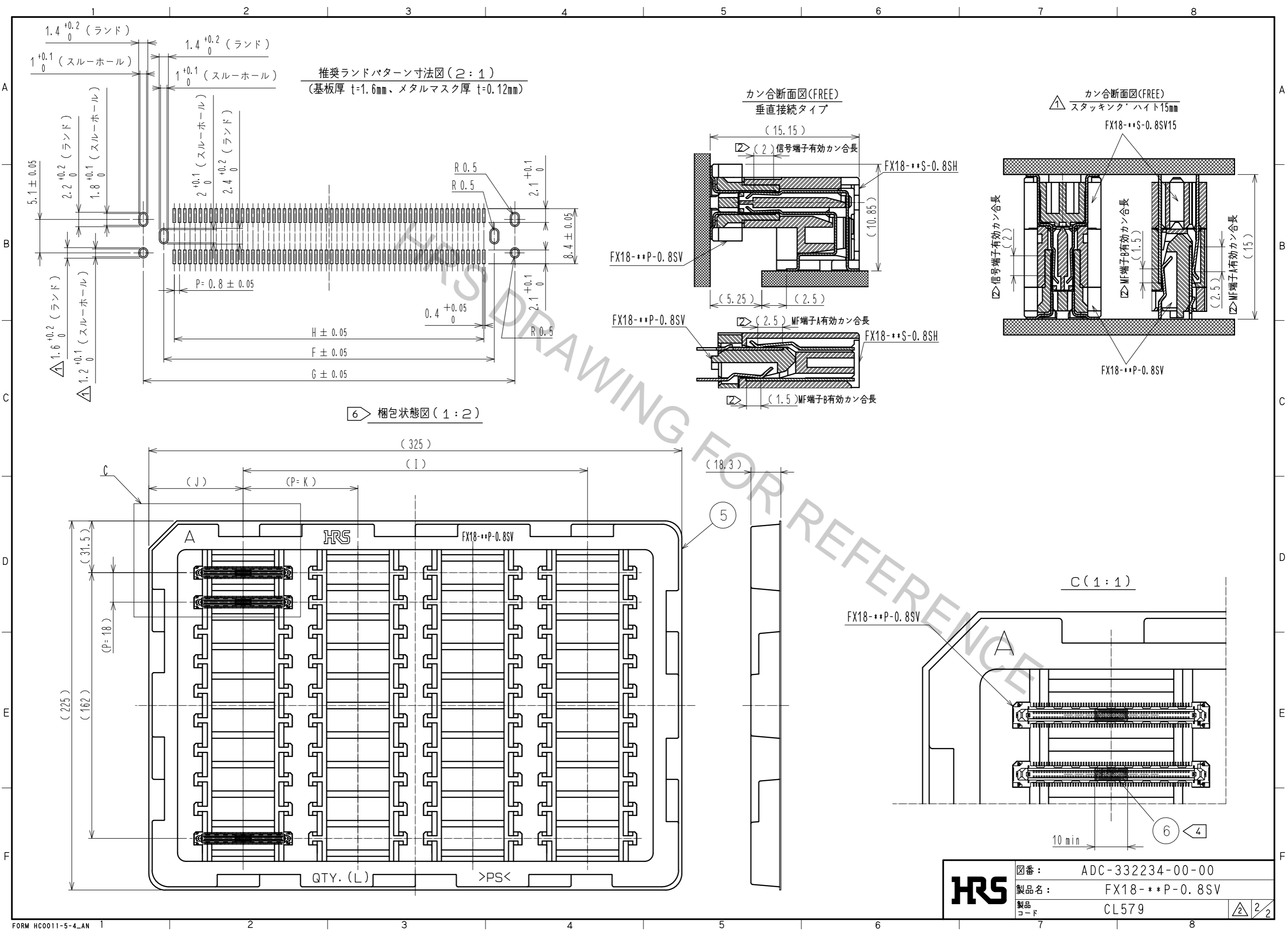
Mar.1.2018 Copyright 2018 HIROSE ELECTRIC CO., LTD. All Rights Reserved.



- 注 1 本製品のSMTリード部の平坦度は0.1以下となります。
- 2 本製品はMF端子A⇒信号端子⇒MF端子Bの順に接触するシーケンス構造となっております。シーケンス機能を利用する場合はその機能を損なわない為に斜めカン合は避けて下さい。
- 3 MF端子A及びMF端子Bを電源用として使用することも可能です。この場合は3A/ピン以下でご使用下さい。
- 4 本製品の吸着スペース(吸着テープ位置)を示します。(2頁目参照) 吸着テープはコネクタをカン合する前に必ず取り外して下さい。
- 5 nは極数を示します。
- 6 本製品の納入形態はトレイ梱包となります。
- 7 製品には性能に影響のない範囲で製造工程における傷や打痕がつくことがあります。
- 8 ()内寸法は参考値を示します。
- 9 MF端子Aの実装部は2箇所に分かれておりますので異なる回路パターンを接続しない様ご注意ください。

3	りん青銅	接触部: 金めっき 0.1μm	6	ポリイミド	
		実装部: すずめっき 1μm			
2	りん青銅	下地: ニッケルめっき 1.3μm	5	ポリスチレン樹脂	
		接触部: 金めっき 0.1μm			
1	ホ'リアミト'樹脂	実装部: 金めっき 0.03μm	4	りん青銅	接触部: 金めっき 0.1μm
		下地: ニッケルめっき 1.3μm			実装部: すずめっき 1μm
		クロ UL94V-0			下地: ニッケルめっき 1.3μm
NO.	MATERIAL	FINISH, REMARKS	NO.	MATERIAL	FINISH, REMARKS
UNITS mm		SCALE 2:1	Δ の数 2	訂正記事 DIS-F-0000091	
HRS HIROSE ELECTRIC CO., LTD.		承認: HS.OKAWA 10.06.03	検査: KI.HIROKAWA 10.06.03	設計: TH.SANO	年月日: 15.02.16
		設計: KT.DOI 10.06.02	製図: KT.DOI 10.06.02	図番: ADC-332234-00-00	製品名: FX18-**-P-0.8SV
				製品コード: CL579	

Mar.1.2018 Copyright 2018 HIROSE ELECTRIC CO., LTD. All Rights Reserved.



HRS	図番:	ADC-332234-00-00	2/2
	製品名:	FX18-**-P-0.8SV	
	製品コード:	CL579	